



**孕龍科技股份有限公司**  
**ZeroPlus Technology Co., Ltd.**

# SPECIFICATION

**MODEL: B12015-MIPI DSI**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

\* Please fax the file to  
ZeroPlus Technology after  
signing .

2F, NO.123, Jian Ba Rd,  
Chung Ho City, Taipei Hsian, R.O.C.

Tel: +886-2-66202225  
Fax: +886-2-22234362



## Revision History

Revision NO.	History	Page NO.	Date	Reviser
V1.00	初版	3~14	2013-01-03	MEG
V1.02	增加解碼異常處理	4,10,11,13,14	2013-7-16	MEG



## 目錄

1	軟體註冊 .....	4
2	人機介面 .....	7
3	使用說明 .....	10



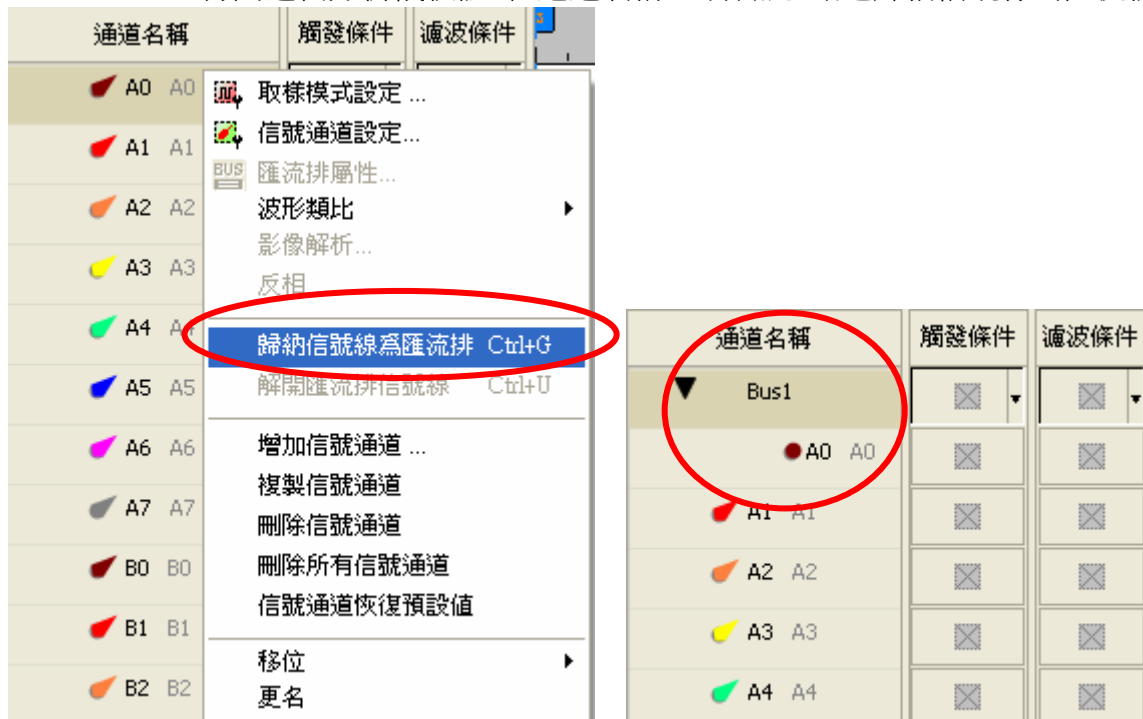
## 1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

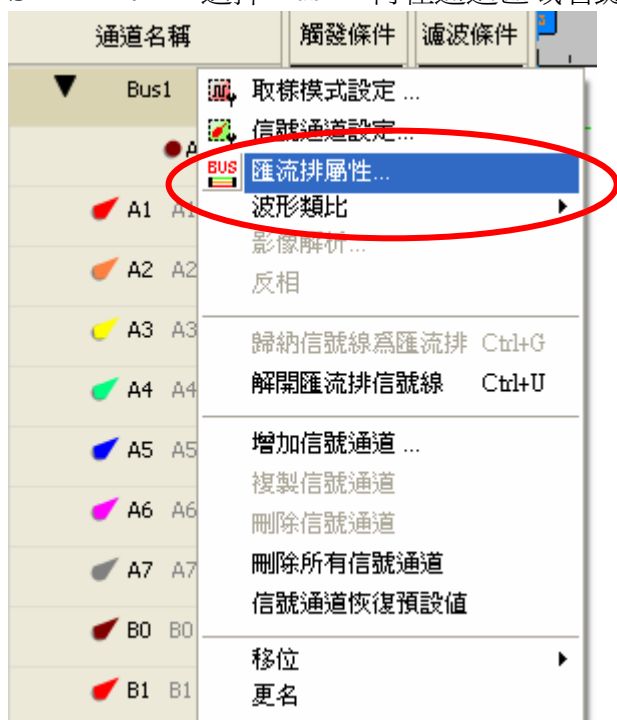
※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 BUS 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

**STEP 1.** 打開邏輯分析儀軟體，在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0 歸納為 Bus1。

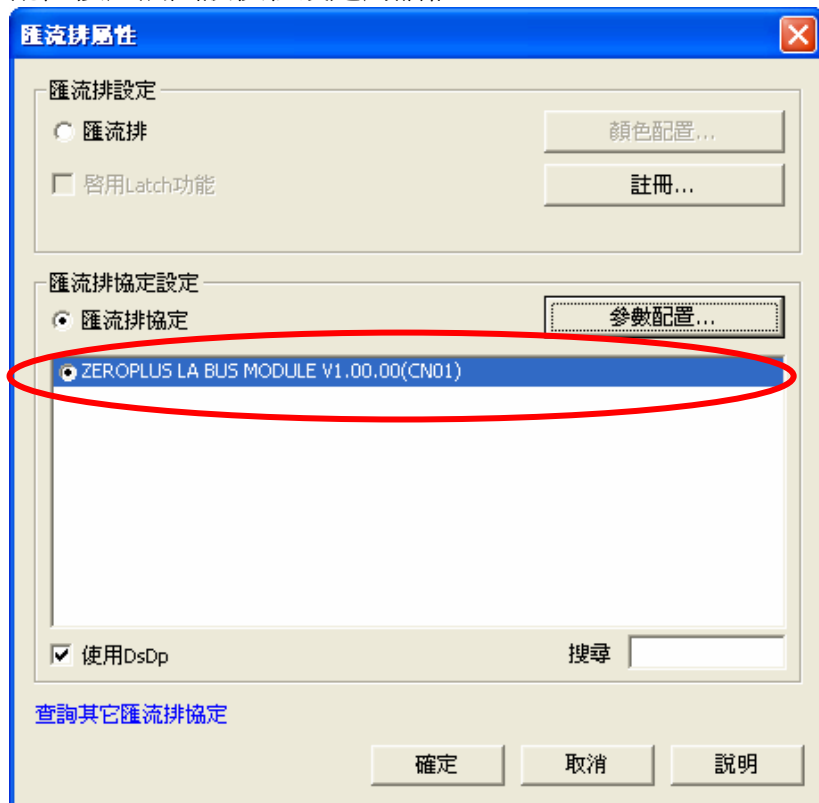


**STEP 2.** 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。

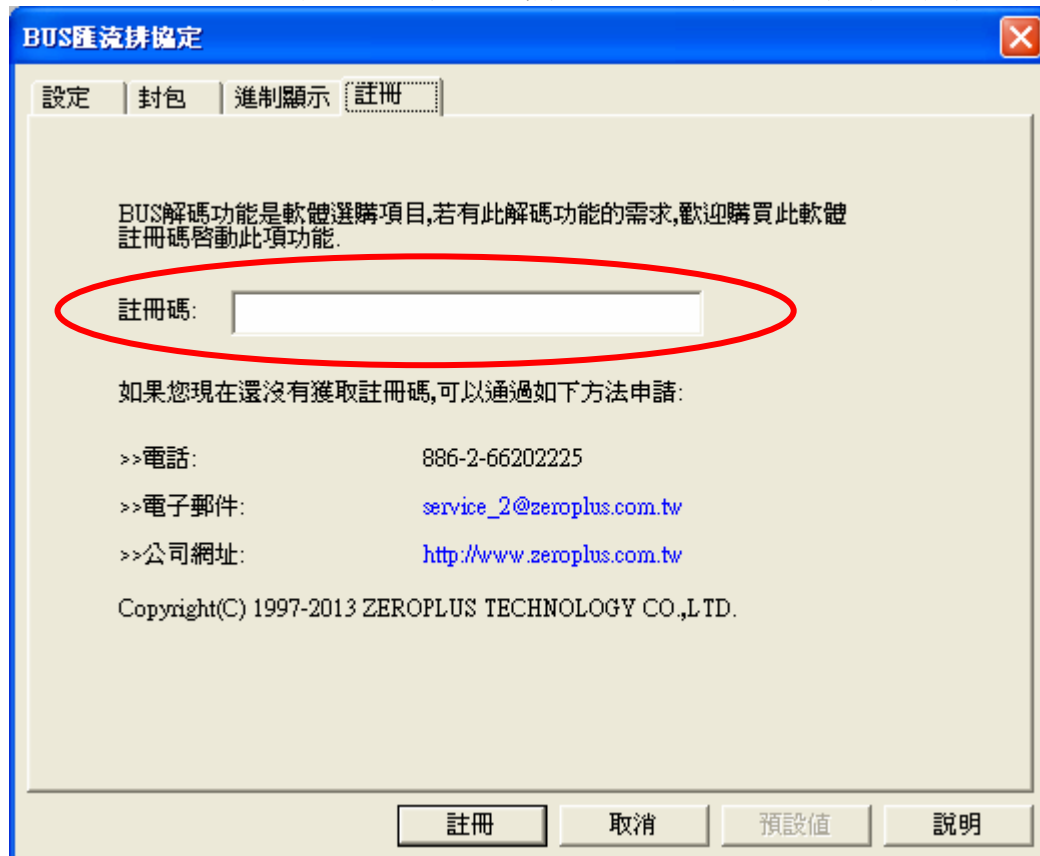




**STEP 3.** 在匯流排屬性對話框，點選 ZEROPLUS LA BUS MODULE V1.00.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。

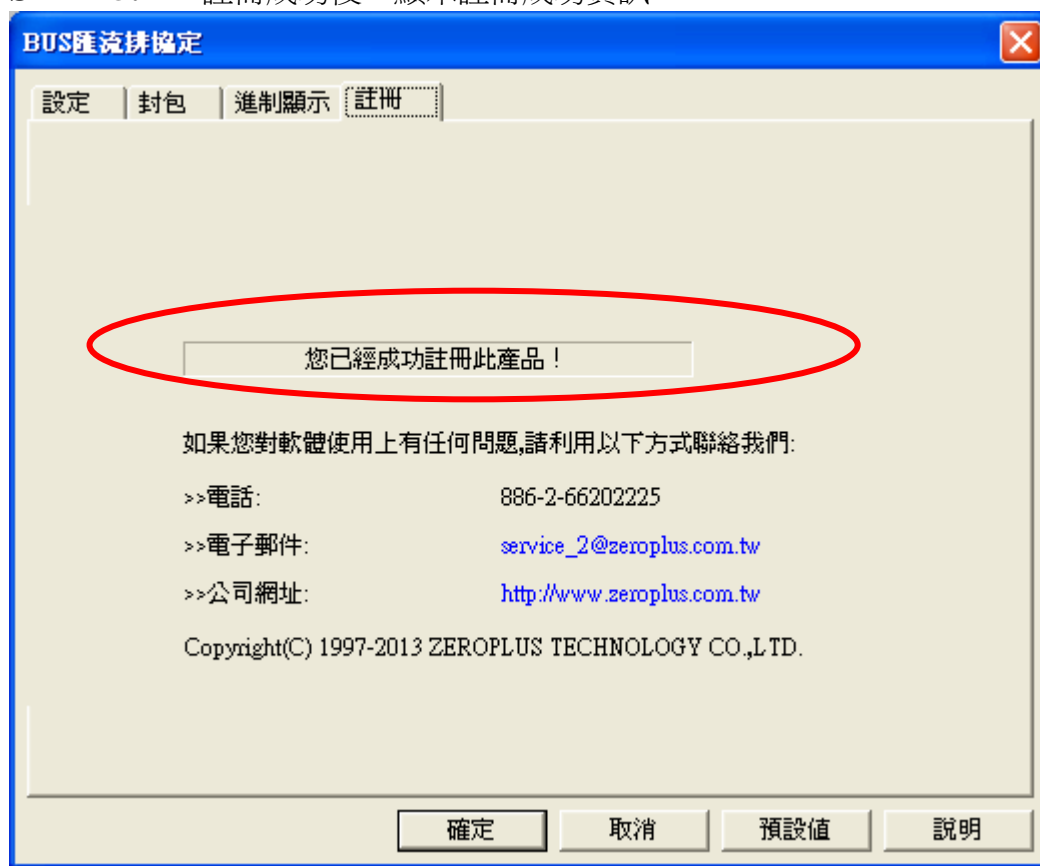


**STEP 4.** 點選註冊頁籤，輸入該機型的 BUS 註冊碼，按下註冊按鈕進行註冊。





**STEP 5.** 註冊成功後，顯示註冊成功資訊。





## 2 人機介面

在設定頁，相關設定可參考下圖介面。

### 設定頁

### 通道設定：

差分正端：Clock Lane 解碼模式下為 CLK+，Data0 Lane 解碼模式下為 D+。

差分負端：Clock Lane 解碼模式下為 CLK-，Data0 Lane 解碼模式下為 D-。

### 匯流排協定設定：

MIPI DSI 有兩種解碼模式，可選擇 Clock Lane 解碼或 Data0 Lane 解碼。

初始傳輸方向的可選項有“處理器到外設”和“外設到處理器”，預設為“處理器到外設”，只有選擇 Data0 Lane 解碼模式下才可用。

### 匯流排協定顏色：

使用者可自行設定解碼欄位的顏色。



## 封包頁

PlugMIPI DSI匯流排協定

設定 | 封包 | 進制顯示 | 註冊

項目	顏色	項目	顏色
<input checked="" type="checkbox"/> HSCM		<input checked="" type="checkbox"/> ULPS	
<input checked="" type="checkbox"/> LPM		<input checked="" type="checkbox"/> Turnaround	
<input checked="" type="checkbox"/> Control Mode		<input checked="" type="checkbox"/> High Speed Mode	
<input checked="" type="checkbox"/> Escape Mode		<input checked="" type="checkbox"/> Short Packet	
<input checked="" type="checkbox"/> Long Packet			

確定 取消 預設值 說明

封包部分可依使用者喜好調整各封包顏色，勾選項顯示在封包列表中，未勾選項不會顯示在封包列表中。

## 進制顯示頁

PlugMIPI DSI匯流排協定

設定 | 封包 | 進制顯示 | 註冊

☒ 啓動

Short Packet: ☐ 二進制 ☐ 十進制 ☒ 十六進制 ☐ ASCII

Long Packet: ☐ 二進制 ☐ 十進制 ☒ 十六進制 ☐ ASCII

確定 取消 預設值 說明





啓動自定義進制顯示，預設爲十六進制，使用者也可自定義進制爲二進制、十進制、十六進制、ASCII；預設不啓動，則由主程式控制進制顯示。

## 註冊頁

PlugMIPI DSI匯流排協定

設定 | 封包 | 進制顯示 | 註冊

您已經成功註冊此產品

如果您對軟體使用上有任何問題,請利用以下方式聯絡我們:

>>電話: 886-2-66202225

>>電子郵件: [service\\_2@zeroplus.com.tw](mailto:service_2@zeroplus.com.tw)

>>公司網址: <http://www.zeroplus.com.tw>

Copyright(C) 1997-2013 ZEROPLUS TECHNOLOGY CO.,LTD.

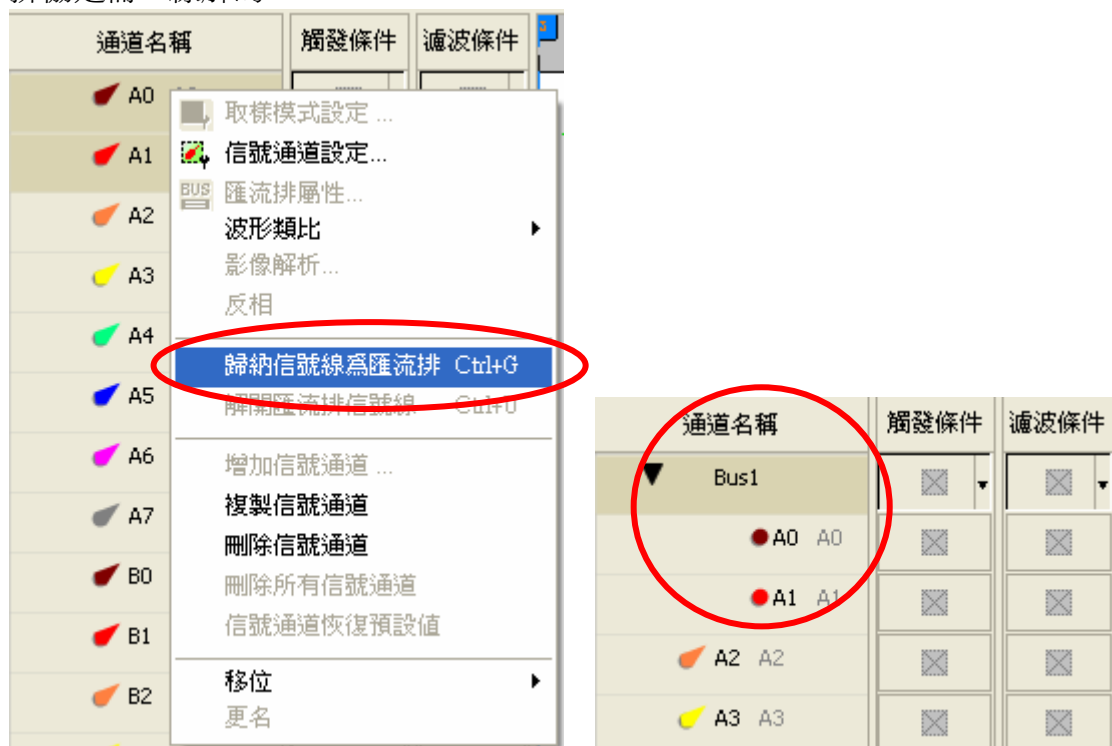
確定 取消 預設值 說明

註冊部分提供公司資訊，使用者如有相關問題可撥打電話或上網查詢。

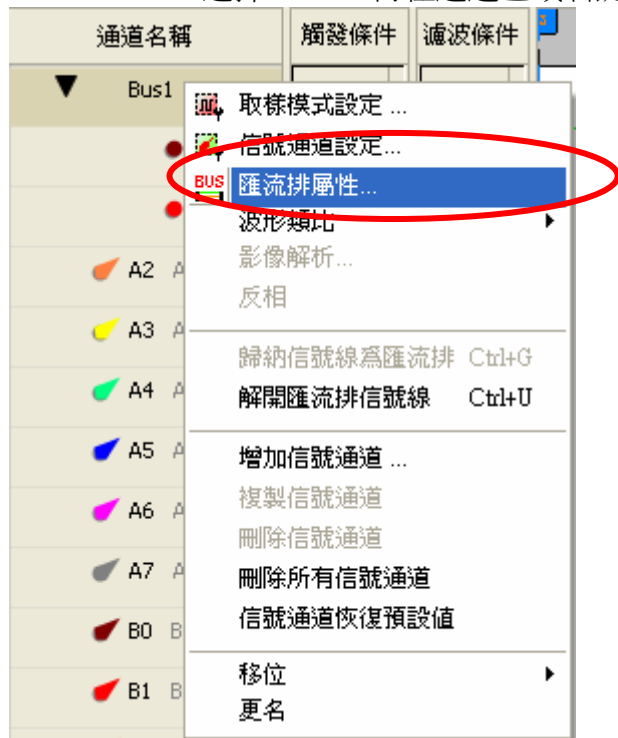


### 3 使用說明

**STEP 1.** 在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0~A1 歸納為 Bus1，MIPI DSI 匯流排協定需 2 線解碼。

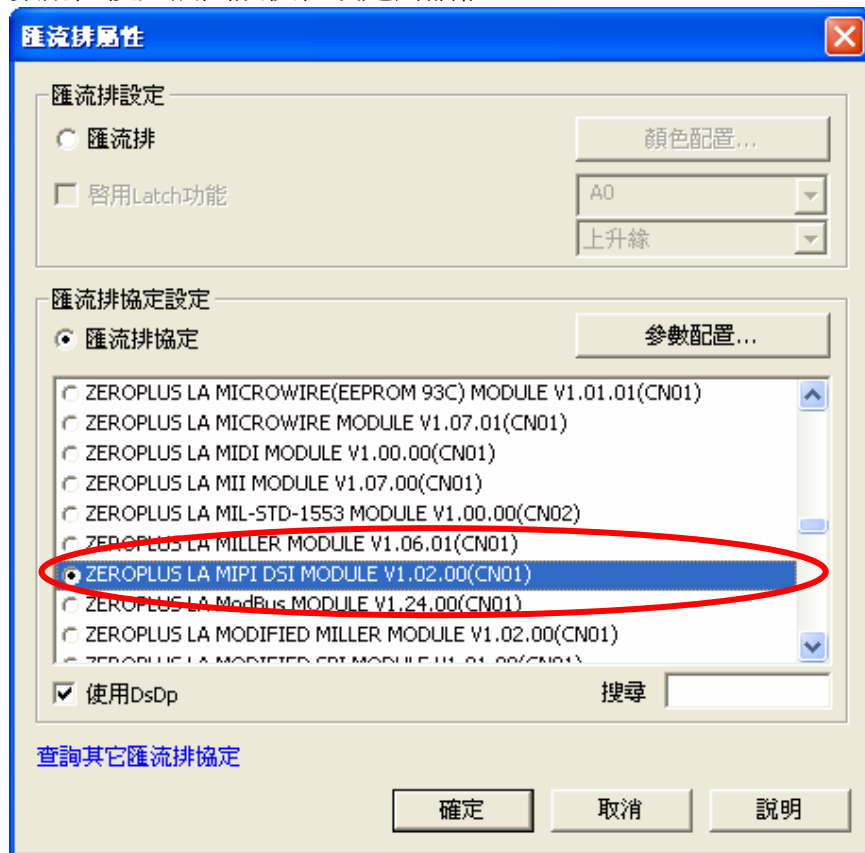


**STEP 2.** 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。

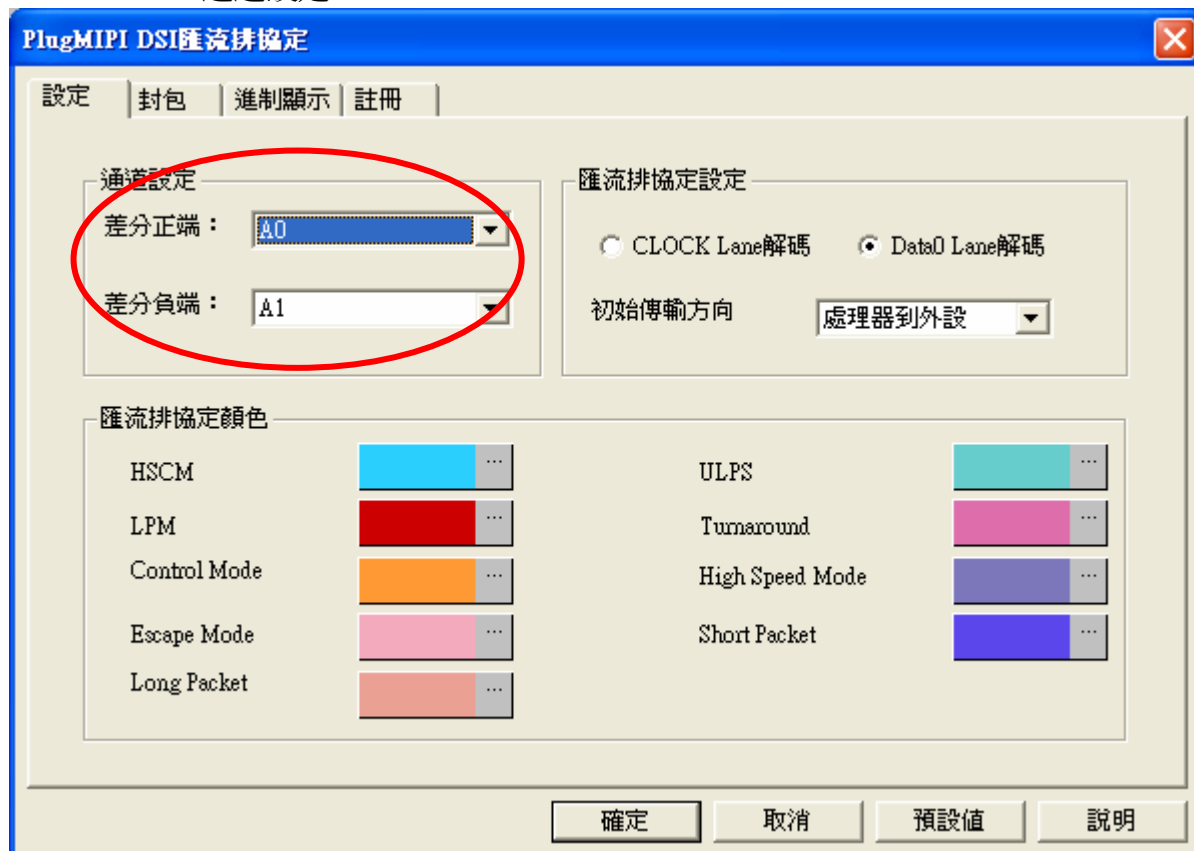




**STEP 3.** 在匯流排屬性對話框，點選 ZEROPLUS LA MIPI DSI MODULE V1.02.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



**STEP 4.** 通道設定。





## STEP 5. 匯流排協定設定。

PlugMIPI DSI匯流排協定

設定 | 封包 | 進制顯示 | 註冊

通道設定

差分正端：A0

差分負端：A1

匯流排協定設定

☐ CLOCK Lane解碼 ☒ Data0 Lane解碼

初始傳輸方向：處理器到外設

匯流排協定顏色

HSCM		ULPS	
LPM		Turnaround	
Control Mode		High Speed Mode	
Escape Mode		Short Packet	
Long Packet			

確定 取消 預設值 說明

## STEP 6. 初始傳輸方向。

PlugMIPI DSI匯流排協定

設定 | 封包 | 進制顯示 | 註冊

通道設定

差分正端：A0

差分負端：A1

匯流排協定設定

☐ CLOCK Lane解碼 ☒ Data0 Lane解碼

初始傳輸方向：處理器到外設

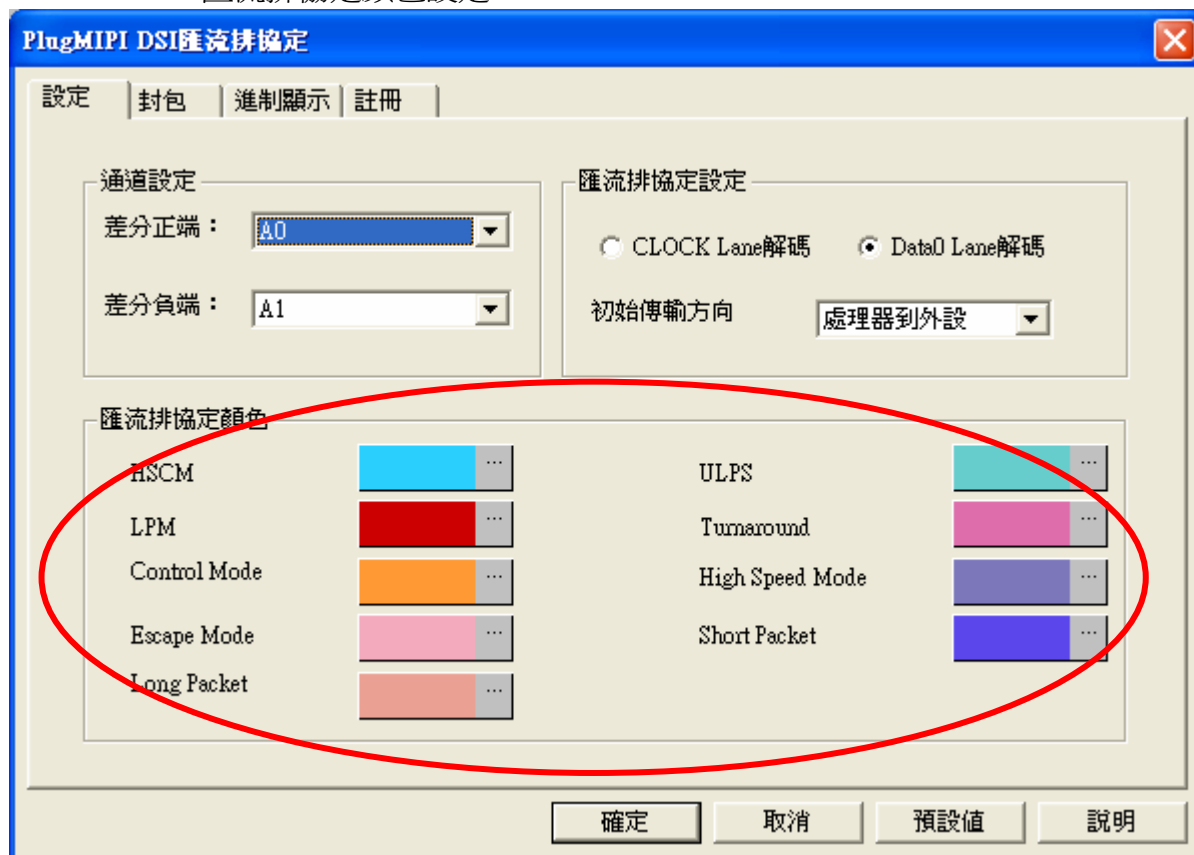
匯流排協定顏色

HSCM		ULPS	
LPM		Turnaround	
Control Mode		High Speed Mode	
Escape Mode		Short Packet	
Long Packet			

確定 取消 預設值 說明

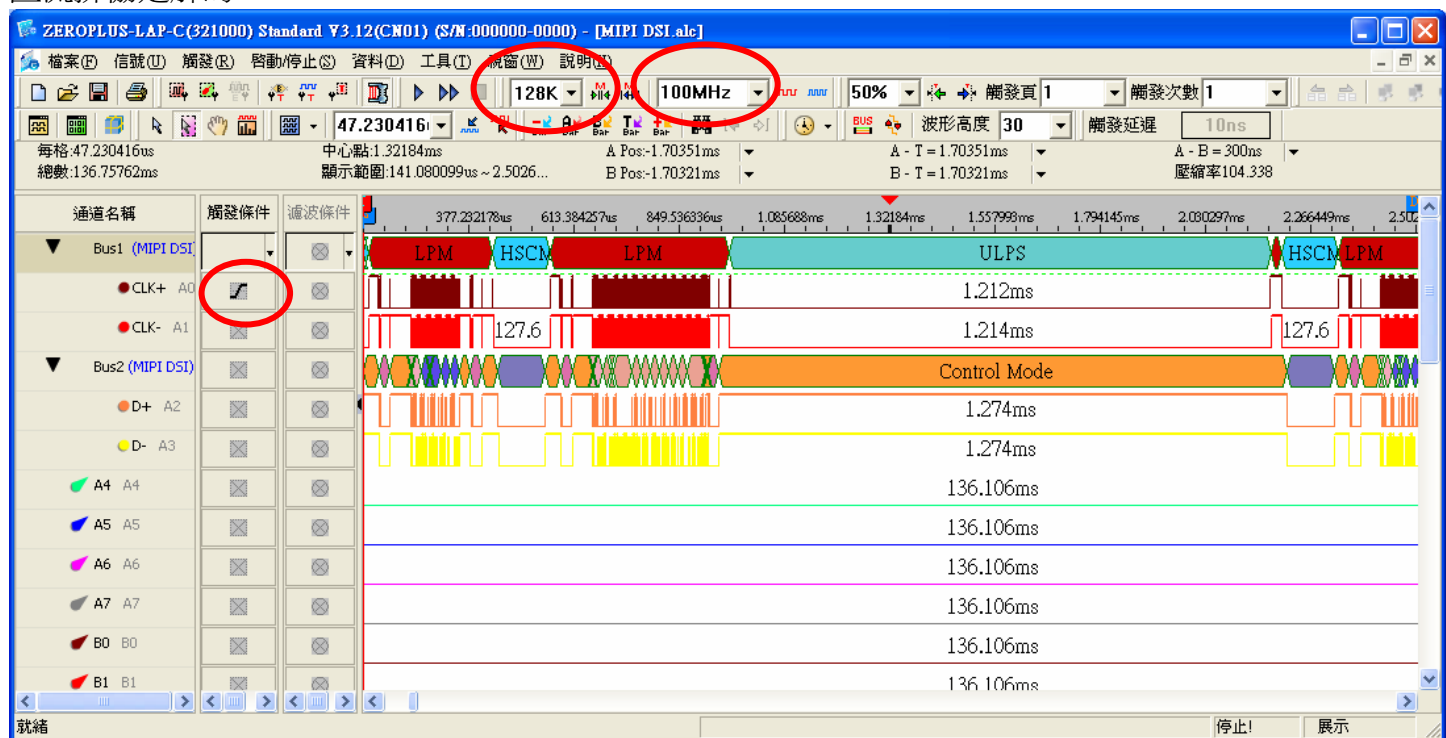


## STEP 7. 匯流排協定顏色設定。



## STEP 8. 匯流排協定解碼完成圖示，設定條件為上升緣觸發、記憶體為 128K、取樣頻率為 100MHz。 (取樣頻率最好是待測訊號的 4 倍以上)

### 匯流排協定解碼





## 封包列表

