



**孕龍科技股份有限公司**  
**Zeroplus Technology Co., Ltd.**

# SPECIFICATION

**MODEL: B12015-MIPI DSI**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

\* Please fax the file to  
Zeroplus Technology after  
signing.

2F, NO.123, Jian Ba Rd,  
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225  
Fax:+886-2-22234362



## Revision History

Revision No.	History	Page No.	Date	Reviser
V1.00	初版	2-14	2013-01-02	Thy
V1.01	支持 ZPP Store	2-14	2013-07-12	Thy
V1.02	增加解码异常处理	2-14	2013-07-12	Thy



## 目录

1	软件注册 .....	4
2	人机界面 .....	7
3	使用说明 .....	10

## 1 软件注册

软件注册请依照下列步骤进行注册。

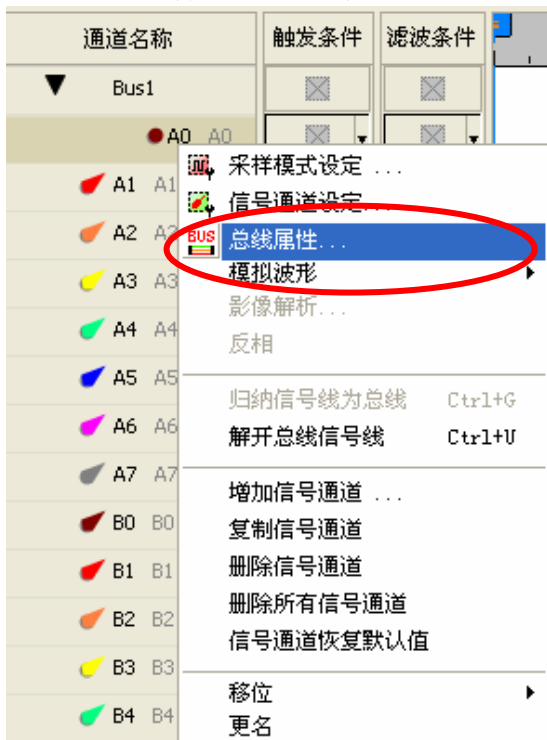
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

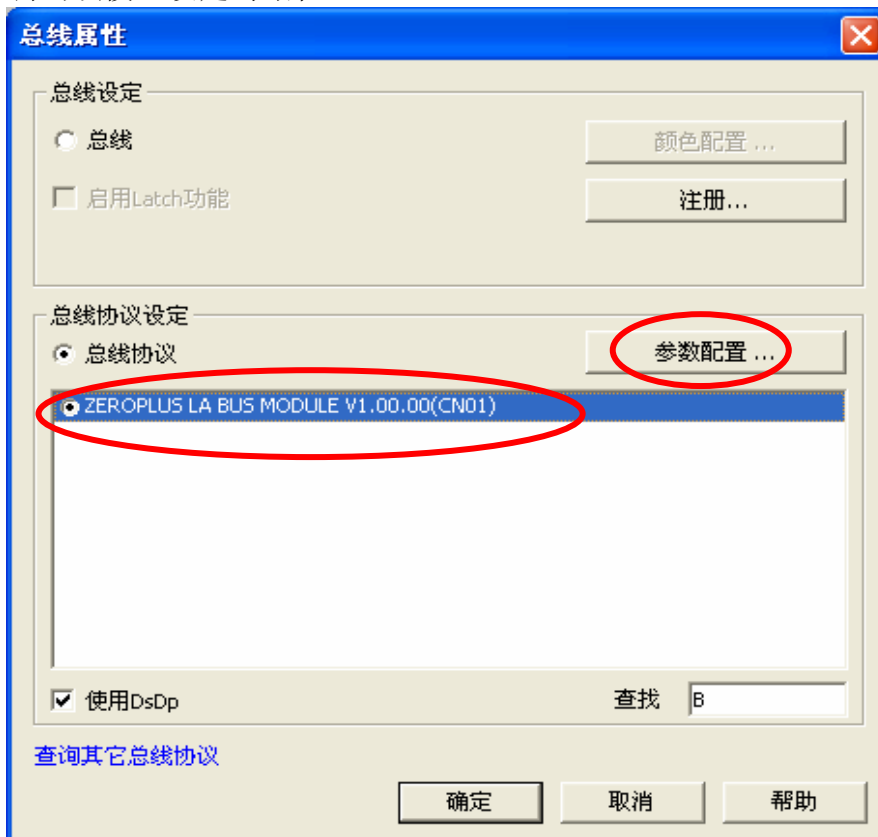
**STEP 1.** 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



**STEP 2.** 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



**STEP 3.** 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

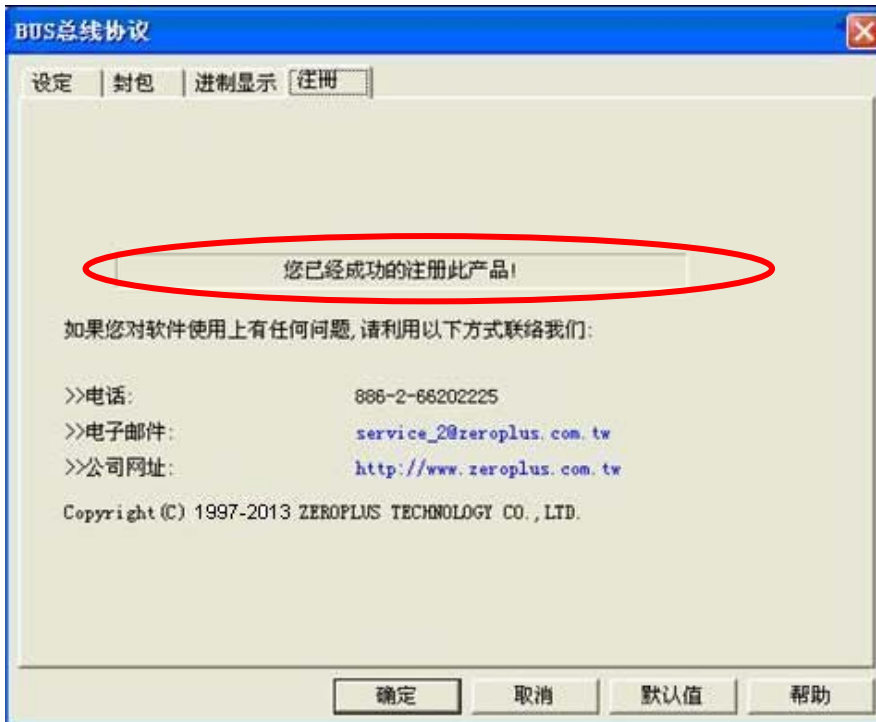


**STEP 4.** 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





**STEP 5.**注册成功后，在注册页会显示注册成功信息。





## 2 人机界面

设定部分，请参考下图界面。

### 设定页



#### 通道设定：

差分正端：Clock Lane 解码模式下为 CLK+, Data0 Lane 解码模式下为 D+;

差分负端：Clock Lane 解码模式下为 CLK-, Data0 Lane 解码模式下为 D-。

#### 总线协议设定：

MIPI DSI 有两种解码模式, 可选择 Clock Lane 解码或 Data0 Lane 解码。

初始传输方向的可选项有“处理器到外设”和“外设到处理器”，默认为“处理器到外设”，只有选择 Data0 Lane 解码模式下才可用。

#### 总线协议颜色：

使用者可自行设定解码字段的颜色。



## 封包页



封包可依使用者喜好调整封包颜色，勾选子项将显示在封包列表中，未勾选子项将不会显示在封包列表中。

## 进制显示页



启动自定义进制显示，默认为十六进制，用户也可自定义进制为二进制、十进制、十六进制、ASCII；默认不启动，则由主程序控制进制显示。





## 注册页



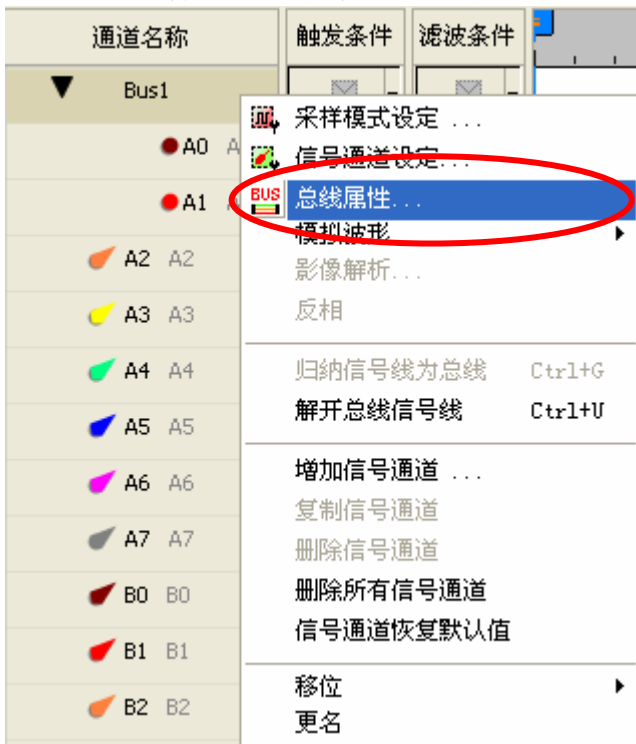
注册部分提供公司相关信息。有问题时可拨打电话及来信或是上网查询。

### 3 使用说明

**STEP 1.** 在通道名称区域右键，点选归纳信号线为总线，把 A0~A1 归纳为 Bus1，MIPI DSI 总线协议分析需 2 线解码。

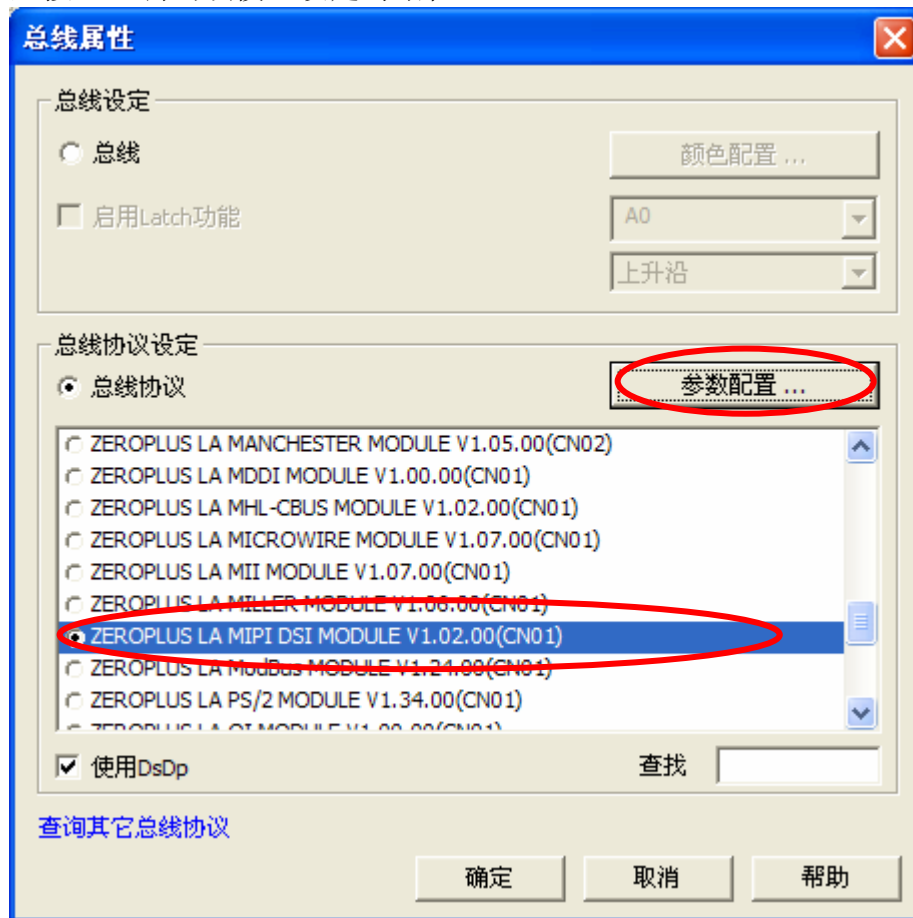


**STEP 2.** 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





**STEP 3.** 在总线属性对话框，点选 ZEROPLUS LA MIPI DSI MODULE V1.02.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



**STEP 4.** 通道设定。





## STEP 5. 总线协议设定。

PlugIPI DSI总线协议

设定 封包 进制显示 注册

通道设定

差分正端：A0

差分负端：A1

总线协议设定

☐ CLOCK Lane解码 ☒ Data0 Lane解码

初始传输方向 处理器到外设

总线协议颜色

HSCM		VLPS	
LPM		Turnaround	
Control Mode		High Speed Mode	
Escape Mode		Short Packet	
Long Packet			

确定 取消 默认值 帮助

## STEP 6. 初始传输方向设定。

PlugIPI DSI总线协议

设定 封包 进制显示 注册

通道设定

差分正端：A0

差分负端：A1

总线协议设定

☐ CLOCK Lane解码 ☒ Data0 Lane解码

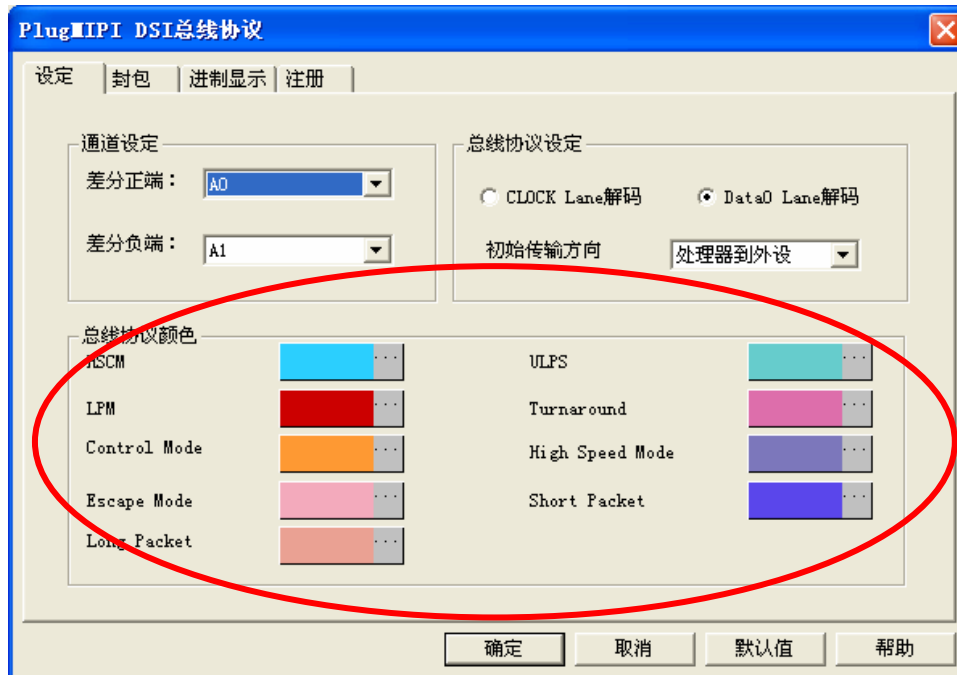
初始传输方向 处理器到外设

总线协议颜色

HSCM		VLPS	
LPM		Turnaround	
Control Mode		High Speed Mode	
Escape Mode		Short Packet	
Long Packet			

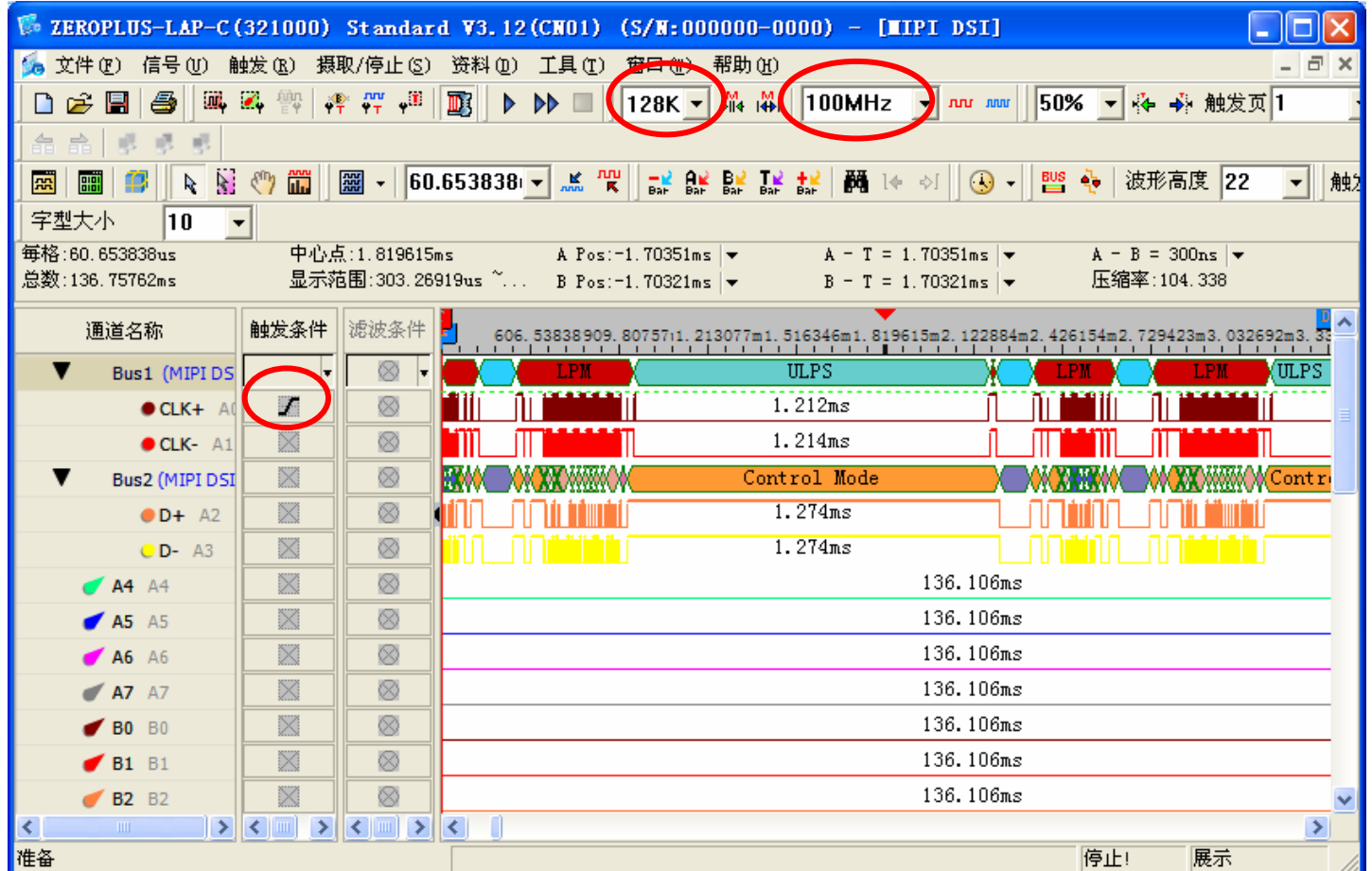
确定 取消 默认值 帮助

## STEP 7. 总线协议颜色设定。



## STEP 8. 总线协议解码完成图示，设定条件为上升沿触发、内存为 128K、采样频率为 100MHz。（采样频率最好是待测讯号的 4 倍以上）

### 总线协议解码





## 封包列表

